

Rok akademicki 2017/2018	
Imię i nazwisko oraz stopień i/lub tytuł naukowy	Grzegorz Blakiewicz, dr hab. inż.
Numer pokoju, nr telefonu Adres e-mailowy	Budynek A Wydziału Elektroniki, Telekomunikacji i Informatyki, EA pokój: 305 tel. (+48)583472145 adres e-mail: e-mail: blak@eti.pg.gda.pl
Liczba otwartych przewodów doktorskich	0
Liczba doktorantów pod opieką	0
Tematyka badawcza proponowana studentom studium doktoranckiego (maksimum 100 słów)	Projektowanie inteligentnych sensorów wizyjnych ze wstępnym przetwarzaniem obrazu. Projektowanie systemów do bezprzewodowego zasilania mikro sensorów. Projektowanie analogowych bloków funkcjonalnych o podwyższonej odporności na zakłócenia elektromagnetyczne. Projektowanie i optymalizacja układów zasilających i zintegrowanych przetwornic impulsowych.
Research subjects proposed to doctoral students (max. 100 words)	Design of smart image sensors with image pre-processing. Design of wireless power systems for supplying micro-sensors. Design of analog functional blocks with improved immunity to electromagnetic interference. Design and optimization of supply circuits and integrated switching converters.
Wykaz najważniejszych osiągnięć z ostatnich 5 lat (maksimum 5)	<ol style="list-style-type: none"> 1. Kłosowski M., Jendernalik W., Jakusz J., Blakiewicz G., Szczepański S.: "A CMOS Pixel With Embedded ADC, Digital CDS and Gain Correction Capability for Massively Parallel Imaging Array", IEEE TRANSACTIONS ON CIRCUITS AND SYSTEMS I-REGULAR PAPERS. - Vol. 64, nr. 1 (2017), s.38-49. 2. Kulej T., Blakiewicz G.: "A 0.5-V bulk-driven voltage follower / DC level shifter and its application in class AB output stage", INTERNATIONAL JOURNAL OF CIRCUIT THEORY AND APPLICATIONS. -Vol. 43, iss. 11 (2015), s.1566-1580. 3. Jendernalik W., Jakusz J., Blakiewicz G., Kłosowski M.: "A High- Efficient Low-Voltage Rectifier for CMOS Technology", Metrology and Measurement Systems. - Vol. 23, nr. 2 (2016), s.261-268. 4. Blakiewicz G.: „Metody redukcji zakłóceń w układach mikroelektronicznych”, Politechnika Gdańska: Wydawnictwo Politechniki Gdańskiej, 2013.113 s. ISBN 978-83-7348-478-8. 5. Jendernalik W., Blakiewicz G., Jakusz J., Szczepański S., Piotrowski R.: "An Analog Sub-Miliwatt CMOS Image Sensor With Pixel-Level Convolution Processing", IEEE TRANSACTIONS ON CIRCUITS AND SYSTEMS I-REGULAR PAPERS. -Vol. 60, iss. 2 (2013), s.279-289.

Dotychczasowe osiągnięcia związane z opieką nad doktorantami (maksimum 3)	
Willing to advice an English speaking doctoral student	YES
Inne istotne informacje (opcjonalne)	