

| Rok akademicki 2017/2018 | |
|---|---|
| Imię i nazwisko oraz stopień i/lub tytuł naukowy | dr hab. inż. Marek Blok |
| Numer pokoju, nr telefonu Adres e-mailowy | Budynek A Wydziału Elektroniki, Telekomunikacji i Informatyki, EA pokój: 604 tel. (+48) 347 27 79 adres e-mail: Marek.Blok@eti.pg.edu.pl |
| Liczba otwartych przewodów doktorskich | 0 |
| Liczba doktorantów pod opieką | 0 |
| Tematyka badawcza (maksimum 100 słów) Proponowane tematy (opcjonalne) | Cyfrowe przetwarzanie sygnałów telekomunikacyjnych, a w szczególności przetwarzanie wieloszybkowości i projektowanie filtrów cyfrowych wykorzystywanych w realizacji takiego przetwarzania. Przykładowe problemy: <ul style="list-style-type: none"> • Projektowanie filtrów ułamkowoopóźniających o przestrajanej szerokości pasma oraz zastosowania takich filtrów. • Obniżanie złożoności obliczeniowej zmiany szybkości próbkowania sygnałów cyfrowych. Przykładowo: realizacja zmiany szybkości próbkowania bazującego na filtrze interpolacyjnym zrealizowanym w technice maskowania charakterystyki częstotliwościowej. |
| Research interest or expertise (max 100 words) Proposed title of dissertations (optional) | Digital processing of telecommunications signals, in particular multirate signal processing and design of digital filters used in the implementation of such processing. Exemplary problems: <ul style="list-style-type: none"> • Design of fractional delay filters with tunable bandwidth and applications of such filters. • Reduction of computational complexity of the sampling rate conversion of digital signals. For example: implementation of sampling rate conversion based on an interpolation filter implemented with the frequency response masking technique. |
| Wykaz najważniejszych osiągnięć z ostatnich 5 lat (maksimum 5) | <ol style="list-style-type: none"> 1. Blok M., Kaczmarek S., Młynarczuk M., Narloch M., 2016, MapServer – information flow management software for the Border Guard distributed data exchange system, Polish Maritime Research, 91 (3), 13-19. 2. Blok M., 2015, Filtry ułamkowoopóźniające – projektowanie metodą okien, Wydawnictwo Politechniki Gdańskiej, Seria Monografie nr 151 3. Blok M., Sac M., 2014, Variable Fractional Delay Filter Design Using a Symmetric Window, Circuits, Systems and Signal Processing, 33 (10), 3223-3250. 4. Przewodniczący komitetu sterującego konsorcjum powołanego dla potrzeb realizacji projektu: Strumieniowa transmisja danych czasu |

| | |
|---|--|
| | rzeczywistego w rozproszonych systemach dyspozytorskich i teleinformatycznych Straży Granicznej, 2014-2017, Narodowe Centrum Badań i Rozwoju, DOB-BIO6/10/62/2014. |
| Dotychczasowe osiągnięcia związane z opieką nad doktorantami (maksimum 3) | |
| Inne istotne informacje (opcjonalne) | |