Rok akademicki 2017/2018	
Imię i nazwisko oraz stopień i/lub tytuł naukowy	Waldemar Jendernalik, doktor habilitowany
Numer pokoju, nr telefonu Adres e-mailowy	Budynek A Wydziału Elektroniki, Telekomunikacji i Informatyki, EA pokój: EA 309 tel. (+48) 58-347-18-64 adres e-mail: waljende@pg.edu.pl
Liczba otwartych przewodów doktorskich	0
Liczba doktorantów pod opieką	0
Tematyka badawcza **(maksimum 100 słów)** Proponowane tematy (opcjonalne)	Układy mikroelektroniczne, układy scalone, układy CMOS, sensory obrazu CMOS, *chipy* wizyjne
Research interest or expertise **(max 100 words)** Proposed title of dissertations (optional)	Microelectronic circuits, integrated circuits, CMOS circuits, CMOS image sensors, vision chips
Wykaz najważniejszych osiągnięć z ostatnich 5 lat (maksimum 5)	• M. Kłosowski, W. Jendernalik, J. Jakusz, G. Blakiewicz, S. Szczepański, „A CMOS Pixel With Embedded ADC, Digital CDS and Gain Correction Capability for Massively Parallel Imaging Array”, IEEE Transactions on Circuits and Systems--I:Regular Papers, vol. 64, pp. 38-49, 2017. • W. Jendernalik, „An ultra-low-energy analog comparator for A/D converters in CMOS image sensors”, Circuits Systems and Signal Processing, vol. 36, pp. 4829-4843, 2017 • W. Jendernalik, G. Blakiewicz, J. Jakusz, S. Szczepański, R. Piotrowski, „An Analog Sub-Miliwatt CMOS Image Sensor With Pixel-Level Convolution Processing”, IEEE Transactions on Circuits and Systems--I: Regular Papers, vol. 60, pp. 279-289, 2013. • M. Kłosowski, J. Jakusz, W. Jendernalik, G. Blakiewicz, S. Szczepański, S. Kozieł, „A High-Efficient Measurement System With Optimization Feature for Prototype CMOS Image, Sensors”, IEEE Transactions on Instrumentation and Measurement, DOI: 10.1109/TIM.2018.2814118, 2018.
Dotychczasowe osiągnięcia związane z opieką nad doktorantami (maksimum 3)	
Inne istotne informacje (opcjonalne)	Znajomość narzędzia Cadence Virtuoso