



**POLITECHNIKA
GDAŃSKA**

WYDZIAŁ ELEKTRONIKI,
TELEKOMUNIKACJI I INFORMATYKI



HARMONOGRAM POSTĘPOWANIA HABILITACYJNEGO

dr. inż. Waldemara Jendernalika

- 27.07.2017 – wszczęcie postępowania
- 10.11.2017 – powołanie komisji habilitacyjnej
- 29.11.2017 – przesłanie wniosków do recenzentów
- 30.01.2018 – posiedzenie komisji habilitacyjnej
- 20.02.2018 - nadanie stopnia doktora habilitowanego nauk
technicznych, dyscyplina elektronika