

Rok akademicki 2018/2019	
Imię i nazwisko oraz stopień i/lub tytuł naukowy	Bogdan Pankiewicz, dr hab. inż.
Numer pokoju, nr telefonu Adres e-mailowy	Budynek A Wydziału Elektroniki, Telekomunikacji i Informatyki, EA pokój: 307 tel. 19-74 adres e-mail: bpa@eti.pg.edu.pl
Liczba otwartych przewodów doktorskich	0
Liczba doktorantów pod opieką	0
Tematyka badawcza proponowana studentom studium doktoranckiego (maksimum 100 słów)	Projektowanie, optymalizacja i testowanie analogowych i analogowo-cyfrowych bloków oraz układów scalonych we współczesnych technologiach CMOS. Projektowanie optymalizacja i testowanie cyfrowych układów i systemów z wykorzystaniem układów programowalnych FPGA.
Research subjects proposed to doctoral students (max. 100 words)	Design, optimization and testing of analogue and mixed-signal blocks and integrated circuits in current CMOS technologies. Design, optimization and testing of digital programmable circuits and systems using FPGA devices.
Wykaz najważniejszych osiągnięć z ostatnich 5 lat (maksimum 5)	<ol style="list-style-type: none"> 1. B. Pankiewicz, "Programmable Input Mode Instrumentation Amplifier Using Multiple Output Current Conveyors", METROLOGY AND MEASUREMENT SYSTEMS, No 1, Vol. 24 pp. 79-89, 2017. 2. B. Pankiewicz, „Multiple output CMOS current amplifier”, Bull. Pol. Acad. Sci. Tech. Sci., Vol. 64, Issue 2, Jun 2016, pp. 301 - 306. 3. Stanisław Szczepański, Bogdan Pankiewicz, Sławomir Koziel, Marek Wojcikowski „Multiple output differential OTA with linearizing bulk-driven active-error feedback loop for continuous-time filter applications”, International Journal of Circuit Theory and Applications, vol. 43, iss. 11, pp. 1671–1686, 2015, 4. B. Pankiewicz, S. Szczepański, M. Wójcikowski „Bulk linearized CMOS differential pair transconductor for continuous-time OTA-C filter design”, Bull. Pol. Acad. Sci. Tech. Sci., Vol. 62, No. 1, March 2014, pp. 77 - 84. 5. M. Wójcikowski, R. Żaglewski, B. Pankiewicz, M. Kłosowski, S. Szczepański, "Hardware-Software Implementation of a Sensor Network for City Traffic Monitoring Using the FPGA- and ASIC-Based Sensor Nodes", Journal of Signal Processing Systems, Vol. 71, Issue 1, pp. 57-73, April 2013.
Dotychczasowe osiągnięcia związane z opieką nad doktorantami (maksimum 3)	brak

Willing to advice an English speaking doctoral student	YES
Inne istotne informacje (opcjonalne)	